

COORDONNATEUR	GAGNON, Étienne M.	gagnon.etienne_m@uqam.ca	(514) 987-3000 8215	PK-4730
GROUPE	30 BERGER, Jacques	berger.jacques@uqam.ca	(514) 987-3000 3699	PK-4115
	Mercredi, de 13h30 à 15h00 et de 15h15 à 16h45			

DESCRIPTION	<p>Familiariser l'étudiant avec la structure des ordinateurs modernes. Initier au fonctionnement interne, à l'agencement des organes. Classification des architectures.</p> <p>Structure des ordinateurs parallèles, pipelines, matriciels et à multiprocesseurs. Fonctionnement d'un processeur. Unité de traitement: étude comparative des catégories d'instructions, unité de contrôle, U.A.L. Mémoires: architecture, fonctionnement, types. Entrée/sortie: adressage des composants, synchronisation, interfaces, canaux. Pipelining: principe, arithmétique et instructions, fonctionnement. Traitement vectorisé: caractéristiques et exemples. Multiprocesseurs: structures fonctionnelles, réseaux d'interconnexion, organisation de la mémoire parallèle, logiciels d'exploitation.</p> <p>Préalables: INF3172 Principes des systèmes d'exploitation</p>
-------------	--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------

OBJECTIF	Comprendre les principes de base du fonctionnement interne des ordinateurs et comprendre comment cette organisation interne affecte les performances. Étudier les méthodes et techniques utilisées dans les architectures modernes pour améliorer les performances. Comprendre les interrelations entre logiciel et matériel, particulièrement dans les machines modernes telles les machines Pentium, PowerPC, Itanium et les machines parallèles. Avoir un aperçu des directions futures vers lesquelles les architectures vont se développer.
----------	--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------

ÉVALUATION	Description sommaire	Date	Pondération
	Examen intra		35%
	Examen final		35%
	2 travaux pratiques		2 x 15%

- L'examen final couvre toute la matière avec une plus grande emphase sur la matière couverte après l'examen intra.
- L'utilisation de documents Pour plus de renseignements, veuillez consulter les sites suivants : **n'est pas permise** aux examens.
- Une moyenne d'au moins 50% aux examens est exigée pour réussir le cours.
- Les travaux peuvent être effectués individuellement ou en équipe d'un **maximum de deux personnes**.
- Une pénalité de 20% par jour de retard sera appliquée sur les travaux.
- La qualité du français sera prise en considération, tant dans les examens que dans les travaux pratiques (jusqu'à 10% de pénalité).
- La politique de tolérance zéro du département d'informatique sera appliquée à l'égard des infractions de nature académique (plagiat, réalisation des travaux individuels en équipe, etc.). Pour plus de renseignements, veuillez consulter les sites suivants : <http://www.sciences.uqam.ca/etudiants/integrite-academique.html> et <http://www.bibliotheques.uqam.ca/recherche/plagiat/index.html>

Politique d'absence aux examens

L'autorisation de reprendre un examen en cas d'absence est de caractère exceptionnel. Pour obtenir un tel privilège, l'étudiant-e doit avoir des motifs sérieux et bien justifiés.

Il est de la responsabilité de l'étudiant-e de ne pas s'inscrire à des cours qui sont en conflit d'horaire, tant en ce qui concerne les séances de cours ou d'exercices que les examens. **De tels conflits d'horaire ne constituent pas un motif justifiant une demande d'examen de reprise.**

Dans le cas d'une absence pour raison médicale, l'étudiant-e doit joindre un certificat médical original et signé par le médecin décrivant la raison de l'absence à l'examen. Les dates d'invalidité doivent être clairement indiquées sur le certificat. Une vérification de la validité du certificat pourrait être faite. Dans le cas d'une absence pour une raison non médicale, l'étudiant-e doit fournir les documents originaux expliquant et justifiant l'absence à l'examen – par exemple, lettre de la Cour en cas de participation à un jury, copie du certificat de décès en cas de décès d'un proche, etc. Toute demande incomplète sera refusée. Si la direction du programme d'études de l'étudiant-e constate qu'un étudiant a un comportement récurrent d'absence aux examens, l'étudiant-e peut se voir refuser une reprise d'examen.

L'étudiant-e absent-e lors d'un examen doit, dans les cinq (5) jours ouvrables suivant la date de l'examen, présenter une demande de reprise en utilisant le formulaire prévu, disponible sur le site Web du département à l'adresse suivante : <http://info.uqam.ca/politiques/>

L'étudiant-e doit déposer le formulaire dûment complété au secrétariat de la direction de son programme d'études : SH-4700 pour les programmes de premier cycle, PK-4150 pour les programmes de cycles supérieurs.

Pour plus de détails sur la politique d'absence aux examens du Département d'informatique, consultez le site web suivant : <http://info.uqam.ca/politiques>

CONTENU

- Introduction. Structure et fonction d'un ordinateur. Évolution historique. Performance
- Vue d'ensemble. Composants et fonctions. Structures d'interconnexion. Bus. PCI.
- Mémoire cachée. Mémoire interne. Correction d'erreur.
- Gestion de mémoire. TLB.
- Arithmétique : Représentation des données. Circuits logiques. Fonctionnement d'une unité arithmétique: addition, soustraction, multiplication. Arithmétique à point-flottant.
- Jeux d'instructions. Types d'opérandes. Types d'instructions. Modes d'adressage. Formats d'instruction.
- Fonctionnement d'un processeur : Organisation du processeur. Registres. Cycle d'instruction. Pipelines. Pentium et PowePC.
- RISC. Grands jeux de registres. Pipelines RISC. MIPS R4000. SPARC. RISC vs CISC.
- Parallélisme d'instructions. Superscalaires.
- Architecture IA-64. Spéculation. Organisation de l'Itanium.
- Unité de contrôle. Microinstructions.
- Organisation parallèle. Machines SMP. Cohérence des caches. Agglomérats. Accès non-uniforme à la mémoire.
- Autres architectures.
- Programmation des fils d'exécution (threads) en Java.

CALENDRIER

Période	Contenu	Lecture et laboratoire
1	Introduction et performance	1
2	Performance (suite) et jeu d'instructions	2
3	Jeu d'instructions (suite)	2
4	Arithmétique	3
5	Processeur à 1 cycle	4
6	Processeur à 1 cycle (suite)	4
7	Examen intra	
8	Pipelines	4
9	Aléas	4
10	Caches	5
11	TLB	5
12	Multi-processeurs	7
13	Threads Java	
14	Périphériques et révision	6
15	Examen final	

RÉFÉRENCES

- VO PATTERSON, D.A. and Hennessy, J.L. – *Computer Organisation and Design, Revised Printing* – Morgan Kaufmann Publishers, Inc. Fourth Edition, 2012. ISBN 978-0-12-374750-1.
- VC STALLINGS, W. – *Organisation et architecture de l'ordinateur* – 6e édition, Pearson Education, 2003. ISBN 2-7440-7007-6
- VC STALLINGS, W. – *Computer Organization and Architecture* – 6th edition. Prentice Hall, 2003. ISBN 0-13-035119-9
- VC HENNESSY, J.L. and PATTERSON, D.A. – *Computer Organisation and Design* – Morgan Kaufmann Publishers, Inc. Second Edition, 1998. ISBN 1-55-860-428-6.
- VC PATTERSON, D.A. et HENNESSY, J.L. – *Organisation et conception des ordinateurs: L'interface matériel/logiciel* – DUNOD, 1994. En vente à la Coop Sciences.
- VC PATTERSON, D.A. et HENNESSY, J.L. – *Architectures des ordinateurs: Une approche quantitative* – McGraw-Hill,

1996.

- VC STALLINGS, W. – *Computer Organization and Architecture* – 4th edition. Prentice Hall, 1996.
- VC STALLINGS, W. – *Computer Organization and Architecture* – 4th edition, Prentice Hall., 1996.
- VC TANENBAUM, A.S. – *Architecture de l'ordinateur* – 3e édition, Paris InterEdition, 1996.
- VC BARON, R.J. and L. HIGBIE – *Computer Architecture* – Addison-Wesley Publishing Company, 1992.

A : article – C : comptes rendus – L : logiciel – N : notes – R : revue –
S : standard – U : uri – V : volume

C : complémentaire – O : obligatoire – R : recommandé